

**BC817BPN**

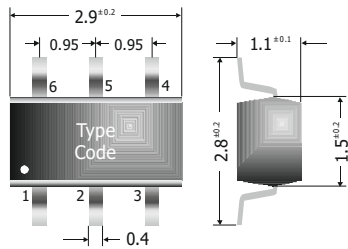
**SMD General Purpose NPN/PNP Transistors**  
**SMD Universal-NPN/PNP-Transistoren**

**I<sub>C</sub>** = 500 mA  
**h<sub>FE</sub>** = 160...400  
**T<sub>jmax</sub>** = 150°C

**V<sub>CEO</sub>** = 45 V  
**P<sub>tot</sub>** = 300 mW

Version 2020-01-28

**SOT-26**  
**(SOT-457)**



Dimensions - Maße [mm]

**Typical Applications**

Signal processing,  
 Switching, Amplification  
 Commercial grade  
 Suffix -Q: AEC-Q101 compliant <sup>1)</sup>  
 Suffix -AQ: in AEC-Q101 qualification <sup>1)</sup>

**Features**

Two complementary transistors  
 in one package  
 General Purpose  
 Compliant to RoHS, REACH,  
 Conflict Minerals <sup>1)</sup>

**Mechanical Data <sup>1)</sup>**

Taped and reeled  
 Weight approx.  
 Case material  
 Solder & assembly conditions

**Typische Anwendungen**

Signalverarbeitung,  
 Schalten, Verstärken  
 Standardausführung  
 Suffix -Q: AEC-Q101 konform <sup>1)</sup>  
 Suffix -AQ: in AEC-Q101 Qualifikation <sup>1)</sup>

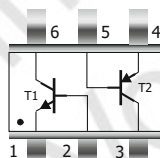
**Besonderheiten**

Zwei Komplementärtransistoren  
 in einem Gehäuse  
 Universell anwendbar  
 Konform zu RoHS, REACH,  
 Konfliktmineralien <sup>1)</sup>

**Mechanische Daten <sup>1)</sup>**

3000 / 7"  
 0.01 g  
 UL 94V-0  
 260°C/10s  
 MSL = 1

Gegurtet auf Rolle  
 Gewicht ca.  
 Gehäusematerial  
 Löt- und Einbaubedingungen

|                  |                                                                                                                                                                           |                                                           |
|------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------|
| Dual Transistors | <p>T1<br/>1 = E1 2 = B1 6 = C1<br/>PNP</p>  <p>T2<br/>3 = C2 4 = E2 5 = B2<br/>NPN</p> | <p>Type Code<br/> <b>BC817BPN/-Q</b><br/>         tbd</p> |
|------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------|

**Maximum ratings <sup>2)</sup>****Grenzwerte <sup>2)</sup>**

|                                                                 |          |                  | <b>BC817BPN/-Q</b>   |
|-----------------------------------------------------------------|----------|------------------|----------------------|
| Collector-Emitter-voltage – Kollektor-Emitter-Spannung          | B open   | V <sub>CEO</sub> | 45 V                 |
| Collector-Base-voltage – Kollektor-Basis-Spannung               | E open   | V <sub>CBO</sub> | 50 V                 |
| Emitter-Base-voltage – Emitter-Basis-Spannung                   | C open   | V <sub>EBO</sub> | 6 V                  |
| Power dissipation (per device)<br>Verlustleistung (pro Bauteil) |          | P <sub>tot</sub> | 300 mW <sup>3)</sup> |
| Collector current<br>Kollektorstrom                             | DC       | I <sub>C</sub>   | 500 mA               |
| Peak collector current<br>Kollektor-Spitzenstrom                | t < 1 ms | I <sub>CM</sub>  | 625 mA               |
| Junction temperature – Sperrschichttemperatur                   |          | T <sub>S</sub>   | -55...+150°C         |
| Storage temperature – Lagerungstemperatur                       |          | T <sub>J</sub>   | -55...+150°C         |

<sup>1)</sup> Please note the [detailed information on our website](#) or at the beginning of the data book

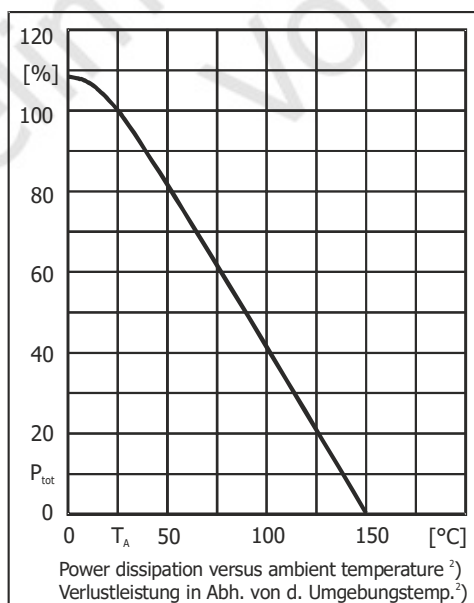
Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches

<sup>2)</sup> T<sub>A</sub> = 25°C and per transistor, unless otherwise specified; for the PNP type, the parameters are to be set negative  
 T<sub>A</sub> = 25°C und pro Transistor, wenn nicht anders angegeben; für den PNP Typen müssen die Parameter negativ gesetzt werden

<sup>3)</sup> Mounted on P.C. board with 1 cm<sup>2</sup> copper pad at each collector terminal  
 Montage auf Leiterplatte mit 1 cm<sup>2</sup> Kupferbelag (Löt-pad) an jedem Kollektor-Anschluss

**Characteristics**
**Kennwerte**

|                                                                                                                                |                                                | $T_j = 25^\circ\text{C}$ | Min.                  | Typ.         | Max.     |
|--------------------------------------------------------------------------------------------------------------------------------|------------------------------------------------|--------------------------|-----------------------|--------------|----------|
| DC current gain – Kollektor-Basis-Stromverhältnis                                                                              |                                                |                          |                       |              |          |
| $V_{CE} = 1\text{ V}$                                                                                                          | $I_C = 100\text{ mA}$<br>$I_C = 500\text{ mA}$ | $h_{FE}$                 | 160<br>40             | –            | 400<br>– |
| Collector-Emitter saturation voltage – Kollektor-Sättigungsspannung <sup>1)</sup>                                              |                                                |                          |                       |              |          |
| $I_C = 500\text{ mA}$                                                                                                          | $I_B = 50\text{ mA}$                           | $V_{CEsat}$              | –                     | –            | 0.7 V    |
| Base-Emitter-voltage – Basis-Emitter-Spannung <sup>1)</sup>                                                                    |                                                |                          |                       |              |          |
| $V_{CE} = 1\text{ V}$                                                                                                          | $I_C = 500\text{ mA}$                          | $V_{BE}$                 | –                     | –            | 1.2 V    |
| Collector-Base cutoff current – Kollektor-Basis-Reststrom                                                                      |                                                |                          |                       |              |          |
| $V_{CB} = 20\text{ V}$                                                                                                         | E open                                         | $I_{CBO}$                | –                     | –            | 100 nA   |
| Emitter-Base cutoff current – Emitter-Basis-Reststrom                                                                          |                                                |                          |                       |              |          |
| $V_{EB} = 5\text{ V}$                                                                                                          | C open                                         | $I_{EBO}$                | –                     | –            | 100 nA   |
| Gain-Bandwidth Product – Transitfrequenz                                                                                       |                                                |                          |                       |              |          |
| $V_{CE} = 5\text{ V}$ , $I_C = 10\text{ mA}$ , $f = 100\text{ MHz}$                                                            | NPN<br>PNP                                     | $f_T$                    | 100 MHz<br>80 MHz     | –            | –        |
| Collector-Base Capacitance – Kollektor-Basis-Kapazität                                                                         |                                                |                          |                       |              |          |
| $V_{CB} = 10\text{ V}$ , $I_E = I_C = 0$ , $f = 1\text{ MHz}$                                                                  | NPN<br>PNP                                     | $C_{CBO}$                | –                     | 5 pF<br>9 pF | –        |
| Typical thermal resistance junction to ambient (per device)<br>Typischer Wärmewiderstand Sperrschicht – Umgebung (pro Bauteil) |                                                | $R_{thA}$                | 210 K/W <sup>2)</sup> |              |          |



**Disclaimer:** See data book page 2 or [website](#)  
**Haftungsschluss:** Siehe Datenbuch Seite 2 oder [Internet](#)

- 1 Tested with pulses  $t_p = 300\text{ }\mu\text{s}$ , duty cycle  $\leq 2\%$  – Gemessen mit Impulsen  $t_p = 300\text{ }\mu\text{s}$ , Schaltverhältnis  $\leq 2\%$
- 2 Mounted on P.C. board with  $1\text{ cm}^2$  copper pad at each collector terminal  
Montage auf Leiterplatte mit  $1\text{ cm}^2$  Kupferbelag (Löt-pad) an jedem Kollektor-Anschluss

## All rights reserved

The information presented in our data sheets and other documents is to the best of our knowledge true and accurate. It describes the type of component or application and shall not be considered as assured characteristics. No warranty or guarantee, expressed or implied is made regarding the capacity, delivery, performance or suitability of any product or circuit etc, neither does it convey any license under the patent rights of others. Diotec reserves the right to make changes without notice, in order to improve reliability, function or design or otherwise. However, regular updating of all product information is provided on our website <http://diotec.com/>, at "Products/Product Changes" respectively "What's new/Datasheets". All Diotec products and materials are sold subject to our "Standard Terms and Conditions of Business", to be found in our data book or on our website at "Company". The reproduction of all documents is prohibited without the expressed written permission of Diotec Semiconductor AG's managing board.

## Disclaimer

1. All products described or contained are designed and intended for use in standard applications, so called commercial/industrial grade, requiring an ordinary level of reliability. Customers using these parts in applications requiring a special or specific grade of quality or reliability, such as (but not limited to) life supporting medical, military, aerospace, submarines, nuclear power etc, are obliged to validate whether the use in such cases is appropriate. Usage in such cases is on the own and sole risk of the customer.

2. If these products are to be used in applications requiring a special or specific grade of quality or reliability in which failure or malfunction of the product may directly affect human life or health, contact in advance Diotec Semiconductor AG's Managing Board (Heitersheim, Germany) to confirm that the intended use of the product is appropriate.

3. Although Diotec continuously enhances the quality and reliability of its products, customers must incorporate sufficient safety measures in their designs, such as redundancy, fire containment, and anti-failure, so that personal injury, fire or environmental damage can be prevented. Diotec excludes explicitly every implied warranty or liability regarding the fitness of the products to any other than standard applications.

4. All information described or contained herein are subject to change without notice. Please contact Diotec to obtain the latest information before incorporating Diotec products into any design.

5. All information described and contained herein are intended only to enable the buyer to order Diotec's products. The information must not be used for any other purpose.

6. In the event that any product described or contained herein falls under the category of strategic products controlled by the Bundesamt für Wirtschaft und Ausfuhrkontrolle, Germany, this product must not be exported without obtaining an export license from the Bundesministerium für Wirtschaft und Technologie, Germany in accordance with the valid laws.

## Alle Rechte vorbehalten

Die Angaben in unseren Datenblättern und sonstigen Dokumenten sind nach bestem Wissen gemacht. Sie dienen jedoch allein der Beschreibung und sind nicht als zugesagte Eigenschaften im Rechts-Sinne zu verstehen. Es wird keine Gewähr bezüglich Liefermöglichkeit, Ausführung oder Einsatzmöglichkeit der Bauelemente übernommen, noch dass die angegebenen Bauelemente, Baugruppen, Schaltungen etc. frei von Schutzrechten sind. Wir behalten uns Änderungen der aufgeführten technischen Daten ohne vorherige Ankündigung vor. Alle Änderungen werden jedoch regelmäßig auf unserer Internet-Seite <http://diotec.com/> veröffentlicht, unter „Produkte/Produktänderungen“ bzw. „News/Datenblätter“. Verkauf und Lieferung von Diotec-Bauelementen erfolgt gemäß unseren „Allgemeinen Geschäftsbedingungen“, zu finden in unserem Datenbuch oder auf unserer Internetseite unter „Unternehmen“. Die Vervielfältigung aller Dokumente ist nur mit schriftlicher Genehmigung des Vorstandes der Diotec Semiconductor AG gestattet.

## Haftungsausschluss

1. Alle beschriebenen oder enthaltenen Produkte sind für den Gebrauch in Standardanwendungen mit einem gewöhnlichen Zuverlässigkeitsniveau entworfen und bestimmt, bekannt als kommerziell/industrielle Anwendungen. Falls diese Produkte in Anwendungen verwendet werden sollen, die einen besonderen Grad der Qualität oder Zuverlässigkeit erfordern, z. B. (aber nicht limitiert auf) lebenserhaltende Medizintechnik, Militärtechnik, Luft- und Raumfahrt, Unterwasserfahrzeuge, Nukleartechnik etc. ist der Anwender verpflichtet sicherzustellen, dass der beabsichtigte Gebrauch des vorgesehenen Produktes unbedenklich ist. Der Gebrauch für solche Anwendungen erfolgt auf eigenes und ausschließliches Risiko des Anwenders.

2. Falls diese Produkte in Anwendungen verwendet werden sollen, die einen besonderen Grad der Qualität oder Zuverlässigkeit erfordern, insbesondere wenn durch Ausfall oder eine Störung des Produktes menschliches Leben oder Gesundheit direkt beeinflusst werden kann, muss im Voraus der Vorstand der Diotec Semiconductor AG (Heitersheim, Deutschland) bestätigen, dass der beabsichtigte Gebrauch des vorgesehenen Produktes unbedenklich ist.

3. Obwohl Diotec die Qualität und die Zuverlässigkeit seiner Produkte beständig erhöht, müssen Kunden ausreichende Sicherheitsvorkehrungen in ihren Designs vornehmen – wie Redundanz, Feuereindämmung und Ausfallschutz – damit Personenschäden, Feuer oder Umweltschädigung verhindert werden können. Diotec schließt ausdrücklich jede implizierte Garantie oder Verbindlichkeit aus, welche die Eignung der Produkte zu irgendwelchen anderen als Standardanwendungen betrifft.

4. Alle Informationen, die hier beschrieben oder enthalten sind, können jederzeit ohne jede Benachrichtigung geändert werden. Vor Einsatz eines Diotec Produktes in irgendeiner Anwendung sind bei Diotec die neuesten Informationen einzuholen.

5. Alle Informationen, die hier beschrieben oder enthalten sind, sollen dem Kunden nur ermöglichen, Diotec Produkte zu bestellen. Die Informationen dürfen zu keinem anderen Zweck verwendet werden.

6. Sollte ein hier beschriebenes oder enthaltenes Produkt unter Beschränkungen fallen, die durch das deutsche Bundesamt für Wirtschaft und Ausfuhrkontrolle geregelt werden, darf dieses Produkt in Übereinstimmung mit den gültigen Gesetzen nicht ohne Exportgenehmigung vom deutschen Bundesministerium für Wirtschaft und Technologie exportiert werden.